| **Software Architecture & Design Verification Report** | | | | | |
| --- | --- | --- | --- | --- | --- |
| **Nombre del documento** | SIS\_{{BBBB}}.h  SIS\_{{BBBB}}\_def.h  SIS\_{{BBBB}}\_cfg.h | **Código y versión** | {{FFFF}} | | |
| **Nombre del verificador** | {{AAAA}} | **Fecha** | {{DATE}} | **No revisión** | 1 |

| **Reqs.** | **Criterio de aceptación** | **Conforme/No Conforme** | **Descripción de la Evidencia/Deficiencia** | **¿La desviación es crítica?** |
| --- | --- | --- | --- | --- |
| 7.3.4.41 | El Informe de Verificación de Diseño y Arquitectura del Software debe redactarse de acuerdo con los requisitos genéricos establecidos para un Informe de Verificación (véase 6.2.4.13). | Conforme | El reporte de verificación cumple con los puntos que pide la norma en el requisito 6.2.4.13  a) Se tiene la identidad y configuración y nombre del verificador.  b) Puntos que no se cumplan con las especificaciones  c) Se tienen una tabla “Componentes, datos, estructuras” para mencionar cualquier de los elementos mal adaptados al problema  d) Cada requisito se hace mención los errores o deficiencia encontrados  e) Cada requisito de la norma se menciona si es crítico el error o no.  f) Se tiene una tabla de suposiciones.  g) Se tiene una tabla de resúmenes de los resultados de la verificación | -- |
| 7.3.4.42 | Después de que se hayan establecido las Especificaciones de Arquitectura, Interfaz y Diseño del Software, la verificación debe recoger: | | | |
| a) | La coherencia interna de las Especificaciones de Interfaz. | Conforme | Hay evidencia de revisiones (MinRev: SIS {{BBBB}}) de la Especificación de Interfaz de Software para corroborar que las descripciones de las interfaces son coherentes con las entradas/salidas y el SDS\_{{BBBB}} | -- |
| b) | La adecuación de las Especificaciones de Interfaz para satisfacer la Especificación de Requisitos del Software en lo que se refiere a la coherencia y compleción. | Conforme | La adecuación de las Especificaciones de Interfaz de Software satisface la Especificación de Requisitos del Software (SRS\_CHV-P Documento de Requerimientos de Software) en coherencia y compleción.  Hay evidencia de revisiones (MinRev: SIS {{BBBB}}) de la Especificación de Interfaz de Software para corroborar que las descripciones de las interfaces son coherentes con las entradas/salidas y el SDS\_{{BBBB}} | -- |
| d) | Que la Especificación de la Interfaz del Software cumple con los requisitos del 7.3.4.18 al 7.3.4.19, del 5.3.2.7 al 5.3.2.10 y del 6.5.4.14 al 6.5.4.16. | | | |
| 7.3.4.18 | Se debe redactar una Especificación de la Interfaz del Software para todas las Interfaces entre los componentes software y el límite del software global, bajo la responsabilidad del Diseñador, tomando como base la Especificación de Requisitos del Software y la Especificación de la Arquitectura del Software. | Conforme | La Especificación de la Interfaz del Software del componente “{{BBBB}}” (SIS\_{{BBBB}}.h, SIS\_{{BBBB}}\_def.h y SIS\_{{BBBB}}\_cfg.h) fue escrito bajo la responsabilidad del diseñador {{CCCC}} acorde a la especificación de roles del M-S-Rd-001 Software Quality Assurance Plan.  Para la redacción de la Especificación de la Interfaz del Software del componente {{BBBB}} se tomó como base  a) Especificación de Requisitos del Software (“SRS\_CHV-P Documento de Requerimientos de Software”)  b) Especificación de la Arquitectura del Software (“SAS\_CHVM5”) | -- |
| 7.3.4.19 | La descripción de las interfaces debe recoger: | | | |
| a) | Precondiciones/postcondiciones, | Conforme | Las interfaces “{% for item in interfaces %}{{item}}{% endfor %}, {% for item in interfaces2 %}{{item}}{% endfor %}” del archivo “SIS\_{{BBBB}}.h”, tienen precondiciones (@pre) y postcondiciones(@post).  Hay evidencia de revisiones (MinRev: SIS {{BBBB}}) de la Especificación de Interfaz de Software para corroborar que se tienen Precondiciones/postcondiciones. | -- |
| b) | Definición y descripción de todos los valores límite para todos los datos especificados. | Conforme | Para los parámetros de entrada (@param[in]), parámetros de entrada/salida (@param[in,out]) y los parámetros de retorno(@return) de las interfaces “{% for item in interfaces %}{{item}}{% endfor %}, {% for item in interfaces2 %}{{item}}{% endfor %}” del archivo “SIS\_{{BBBB}}.h”, tiene indicados los valores límites.  Nota: Para los valores discretos, su límite es su mismo valor.  Hay evidencia de revisiones (MinRev: SIS {{BBBB}}) de la Especificación de Interfaz de Software para corroborar la definición y descripción de todos los valores límite para todos los datos especificados. | -- |
| c) | El comportamiento cuando se sobrepasa el valor límite. | Conforme | Este requisito es evaluado en In-Sw-003c F SDS\_{{BBBB}} | -- |
| d) | El comportamiento cuando el valor está en el límite. | Conforme | Este requisito es evaluado en In-Sw-003c F SDS\_{{BBBB}} | -- |
| e) | Para los datos de entrada y de salida de tiempos críticos:  1) restricciones de tiempo y requisitos para un funcionamiento correcto;  2) gestión de las excepciones. | Conforme | El documento (“Pr-QS-008 F1”) y la Especificación de Requisitos de Software (“SRS\_CHV-P Documento de Requerimientos de Software”) se tienen trazados y verificados los requisitos, del componente “{{BBBB}}” en la sección “{{EEEE}}”, referentes a tiempos críticos (Requisitos de performance).  Ver tabla de Suposiciones. | -- |
| f) | La memoria asignada para los búferes de la interfaz y los mecanismos para detectar que la memoria no puede ser asignada o que todos los búferes están llenos, según el caso. | Conforme | Este requisito es evaluado en In-Sw-003c F SDS\_{{BBBB}} | -- |
| g) | Existencia de mecanismos de sincronización entre funciones [véase el punto e)]. | Conforme | Así mismo, dada la Especificación de Requisitos de Software (“SRS\_CHV-P Documento de Requerimientos de Software”) de la sección “{{EEEE}}” se determinan las interfaces del componente “{{BBBB}}” {{YYYY}} pertenecen a tareas cíclicas. | -- |
| h) | Se deben definir todos los datos que provengan y tengan como destino las interfaces para el rango completo de valores definidos por el tipo de datos, incluidos los intervalos que no se utilizan cuando son procesados por las funciones:  1) Definición y descripción de todas las clases de equivalencia para todos los datos especificados y cada función del software que las utiliza;  2) Definición de clases de equivalencia no utilizadas o prohibidas.  NOTA: Los tipos de datos incluyen los siguientes:   * parámetros de entrada y resultados de salida de las funciones y/o procedimientos; * datos especificados en los telegramas o paquetes de comunicación; * datos del hardware. | Conforme | Las interfaces “{% for item in interfaces %}{{item}}{% endfor %}” tiene descrito para los parámetros de entrada (@param[in]), parámetros de entrada/salida (@param[in,out]) y los parámetros de retorno(@return) una sección definida como “el rango del tipo”, otra para las “clases válidas” y otra para las “clases inválidas”, además que estas son congruentes con el documento de diseño correspondiente.  Las interfaces “{% for item in interfaces2 %}{{item}}{% endfor %}” no contiene parámetros, por lo que no es necesario la definición, para entradas y salidas, los rangos, clases validas y clases invalidas.  Para las variables (@var) en estructuras se definen rangos, clases validas e invalidas de cada una de las variables.  Hay evidencia de revisiones (MinRev: SIS {{BBBB}}) de la Especificación de Interfaz de Software para corroborar la definición y descripción de todas las clases de equivalencia para todos los datos especificados y cada función del software que las utiliza y la definición de clases de equivalencia no utilizadas o prohibidas. | -- |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Reqs.** | **Criterio de aceptación** | **Conforme/**  **No Conforme** | **Deficiencias/**  **Comentarios** | **¿La desviación es crítica?** |
| 5.3.2.7 | Se debe asegurar la trazabilidad de los documentos mediante un número de referencia único y una relación definida y documentada con otros documentos. | Conforme | Los documentos son identificados mediante los códigos “SIS\_{{BBBB}}”, “SIS\_{{BBBB}}\_def” y “SIS\_{{BBBB}}\_cfg” | -- |
| 5.3.2.8 | Cada término, acrónimo o abreviatura debe tener el mismo significado en los distintos documentos. Si no es posible por razones históricas, se deben enumerar los distintos significados y dar las referencias. | Conforme | Las abreviaturas y definiciones utilizadas en los archivos “SIS\_{{BBBB}}.h”, “SIS\_{{BBBB}}\_def.h” y “SIS\_{{BBBB}}\_cfg.h” concuerdan con las definidas en:  “Referencia a Definiciones de Software.txt” | -- |
| 5.3.2.9 | Todo documento, debe estar redactado siguiendo las siguientes reglas:   * Debe contener o implementar todas las condiciones y requisitos aplicables del documento que le precede con el que tenga una relación jerárquica. * No debe contradecir al documento que le precede.   Nota: Excepto aquellos relativos a software preexistente (véase 7.3.4.7). | Conforme | Los documentos “SIS\_{{BBBB}}.h”, “SIS\_{{BBBB}}\_def.h” y “SIS\_{{BBBB}}\_cfg.h” implementan todas las condiciones y requisitos especificados para el componente “{{BBBB}}” por los documentos:  a) Especificación de Requisitos del Software (“SRS\_CHV-P Documento de Requerimientos de Software”)  b) Especificación de la Arquitectura del Software (“SAS\_CHVM5”)  los cuales especifican el comportamiento del componente, estos no se contradicen por los documentos “SIS\_{{BBBB}}.h”, “SIS\_{{BBBB}}\_def.h” y “SIS\_{{BBBB}}\_cfg.h” | -- |
| 5.3.2.10 | Se debe hacer referencia con el mismo nombre o descripción a cada elemento o concepto en todos los documentos. | Conforme | Las abreviaturas y definiciones utilizadas en los archivos “SIS\_{{BBBB}}.h”, “SIS\_{{BBBB}}\_def.h” y “SIS\_{{BBBB}}\_cfg.h” concuerdan con las definidas en:  “Referencia a Definiciones de Software.txt” | - |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **Reqs.** | **Criterios de aprobación/ reprobación** | **Conforme/**  **No Conforme** | Deficiencias/ **Comentario** | **¿La desviación es crítica?** |
| 6.5.4.14 | La trazabilidad de los requisitos debe ser una de las consideraciones importantes a tener en cuenta para la validación de un sistema relacionado con la seguridad y se deben proporcionar los medios que permitan demostrarla durante todas las fases del ciclo de vida. | Conforme | Se tienen los requisitos de software para el componente {{BBBB}}, descritos en la sección “{{EEEE}}”, y estos están trazados mediante el documento “Pr-QS-008 F1” a sus requisitos padre de sistema o de software.  Ver tabla de Suposiciones. | -- |
| 6.5.4.15 | Dentro del contexto de esta norma europea, y dentro de un límite apropiado al nivel de integridad de seguridad del software especificado, la trazabilidad debe hacer referencia principalmente a: a) la trazabilidad de los requisitos con respecto al diseño u otros objetos que los satisfagan.  b) la trazabilidad de los objetos de diseño en relación a los objetos de implementación que los instancian.  c) la trazabilidad de los requisitos y de los objetos de diseño en relación a los ensayos (componente, integración, ensayo de conjunto) y los análisis que los verifiquen. | Conforme | Para la trazabilidad del conjunto de requisitos del componente “{{BBBB}}” descritos en la sección “{{EEEE}}” se usará el documento “Pr-QS-008”.  a) Se cumplirá con la columna “Documento evidencia arquitectura/diseño”.  b) Se cumplirá con la columna “documento evidencia/ implementación”.  c) Se cumplirá con la columna “Documento evidencia verificación/validación”  Ver tabla de Suposiciones. | -- |
| 6.5.4.16 | En determinados casos, por ejemplo, para softwares preexistentes o para prototipos de software, la trazabilidad puede establecerse después de la implementación y/o documentación del código, pero antes de la  verificación/validación. En estos casos, se debe demostrar que la verificación/validación es tan efectiva como lo hubiera sido con la trazabilidad en todas las fases. | Conforme | El componente no es preexistente acorde al documento SAS\_CHVM5.docx, por lo que la trazabilidad se está estableciendo en cada fase del desarrollo. | -- |

|  |  |  |  |
| --- | --- | --- | --- |
| **Componentes, datos, estructuras y algoritmos adaptados de manera deficiente en el diseño o implementación.** | | | |
| **Si aplica, liste los componentes, datos, estructuras y algoritmos:** | | | |
| **No** | **Tipo** | **Nombre/Identificador** | **Deficiencias** |
| **1** | - | - | - |
| **2** | - | - | - |
| **3** | - | - | - |

|  |  |
| --- | --- |
| **No** | **Suposiciones (si aplican)** |
| **1** | En caso de cambio en Especificación de Requisitos de Software, el verificador deberá asegurar que las modificaciones en los requisitos mantienen su trazabilidad en esta etapa. |
| **2** | - |
| **3** | - |

|  |  |
| --- | --- |
| **Resumen de resultados.** | |
| **Documento en revisión:** | SIS\_{{BBBB}}.h  SIS\_{{BBBB}}\_def.h  SIS\_{{BBBB}}\_cfg.h |
| **Versión:** | {{FFFF}} |
| El reporte tiene como resultado el cumplimentó de todos los puntos de la norma | |
| {{AAAA}}  \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_  **Nombre y Firma del verificador** | |